DERWENT-ACC-NO:

1998-320290

DERWENT-WEEK:

199828

COPYRIGHT 1999 DERWENT INFORMATION LTD

TITLE:

Printed circuit board equipped with a pattern

for

preventing faults when plating a recognition mark

NoAbstract - NoAbstract

INVENTOR: NAM, W S

PATENT-ASSIGNEE: ORION ELECTRIC CO LTD[ORION]

PRIORITY-DATA: 1995KR-0045414 (November 30, 1995)

PATENT-FAMILY:

PUB-NO

PUB-DATE

LANGUAGE

PAGES MAIN-IPC

KR 97032310 A

June 26, 1997

. N/A

000

APPLICATION-DATA:

H05K 003/00

PUB-NO

APPL-DESCRIPTOR

APPL-NO

APPL-DATE

KR 97032310A

N/A

1995KR-0045414

November 30, 1995

INT-CL (IPC): H05K003/00

ABSTRACTED-PUB-NO:

EQUIVALENT-ABSTRACTS:

TITLE-TERMS: PRINT CIRCUIT BOARD EQUIP PATTERN PREVENT FAULT PLATE

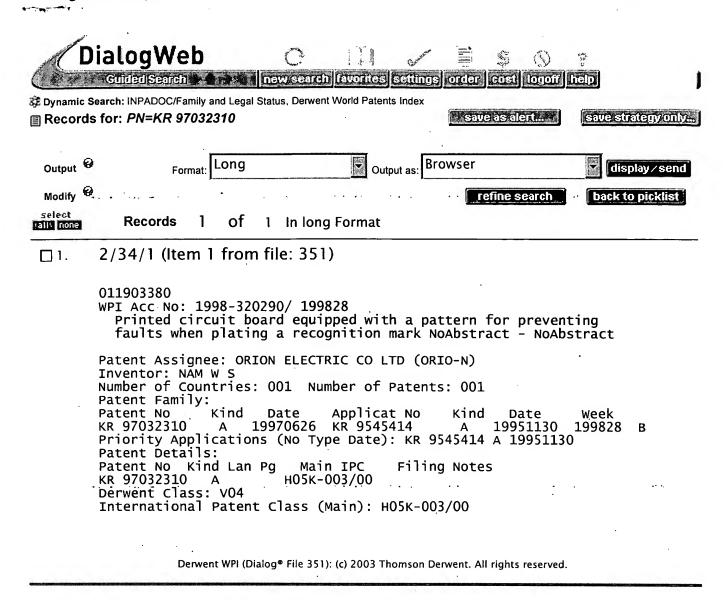
RECOGNISE

MARK NOABSTRACT NOABSTRACT

DERWENT-CLASS: V04

EPI-CODES: V04-Q05; V04-R;

09/24/2003, EAST Version: 1.04.0000



©1997-2003 Dialog, a Thomson business - Version 2.3

공개특허 97-32310 1/2

# ☞대한민국특허청(KR)☞공 개 특 허 공 보 (A)

⑤Int. Cl. <sup>6</sup>
H 05 K 3/00

상의 부재 하면에 위

테이블.

하는 플랙

징으로 하

의 단면도

제 2339 호

❸공개일자 1997. 6. 26❷출원일자 1995. 11. 30

①공개번호 97-32310 ②출원번호 95-45414

심사청구 : 없음

◎ 발 명 자 남 우 식 대구광역시 중구 남산 3동 2235-10 7/3

◐출 원 인 오리온전기 주식회사 대표이사 엄 길 용

경상북도 구미시 공단동 165번지 (우: 730-030)

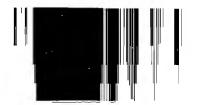
◑ 대리인 변리사 이 권 회·이 정 훈

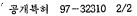
(전 2 면)

## ❷ 인식마크의 도금불량 방지용 패턴을 구비하는 인쇄회로 기판

#### 🕅 요 약

본 발명은 인쇄회로 기판에 관한 것으로, 주변의 접촉 패드나 인식패턴 등의 패턴과 동떨어진 부분에 형성되어 있는 인식마크의 주변에 도넛 형상의 랜드 패턴을 형성하여 접촉 패드들의 전기적 접촉 특성을 향상시키고 인식마크의 번색 등을 방지하기 위하여 인식마크와 접촉 패드 면적이 금속물질을 도금하는 전기 도금 공정시 인식마크가 전하 집중에 의해 과도금되어 외부의 충격에 액한 역삼각 형상으로 형성되는 것을 방지하여 소자의실장 공정의 신뢰성 및 공정수율을 향상시킬 수 있다.





### 특허청구의 범위

1. 내부에 형성된 도전배선과 표면에 형성된 인식마크를 구비하여 소자가 실장되는 인쇄회로 기판에 있어서, 상기 도전배선을 외부 단자와 연결시키는 접촉접촉 패드들의 표면에 금속물질을 도금하는 공정시 전하의 집중이 일어나는 인식마크의 주변에 랜드 패턴을 구비하는 인쇄회로 기판.

2. 제 1 항에 있어서, 상기 랜드 패턴이 도넛 형상으로 형성되어 있는 것을 특징으로하는 인쇄회로 기판

3. 제 1 항에 있어서 상기 랜드 패턴이 인식마크와 3mm 이하의 간격으로 떨어져 있어 도금 공정시 인식마크로의 전하 집중을 방지하는 것을 특징으로하는 인쇄회로 기판.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

#### 도면의 간단한 설명

JUNIOR TERMINAL PROPERTY OF THE STREET

제 3 도는 본 발명에 따른 인쇄회로 기판의 인식마크의 평면도

제 3 도

